

```

%0:
%1 = tail call noalias i8* @_Znwm(i64 8000) #3
%2 = ptrtoint i8* %1 to i64
%3 = getelementptr inbounds i8, i8* %1, i64 8000
%4 = bitcast i8* %1 to i64*
br label %5

```

```

%5:

%VNew.sroa.7.0 = phi i64 [ %2, %0 ], [ %9, %5 ]
%6 = phi i64* [ %4, %0 ], [ %12, %5 ]
%.0.i.i.i = phi i64 [ 1000, %0 ], [ %10, %5 ]
store i64 0, i64* %6, align 8, !tbaa !2
%7 = inttoptr i64 %VNew.sroa.7.0 to i8**
%8 = getelementptr inbounds i8*, i8** %7, i64 1
%9 = ptrtoint i8** %8 to i64
%10 = add nsw i64 %.0.i.i.i, -1
%11 = icmp eq i64 %10, 0
%12 = bitcast i8** %8 to i64*
br i1 %11, label %_ZNSt3__16vectorIPcNS_9allocatorIS1_EEEC1EmRKS1_.exit,
... label %5

```

| | |
|---|---|
| T | F |
|---|---|

```

_ZNSt3__16vectorIPcNS_9allocatorIS1_EEEC1EmRKS1_.exit:
%13 = ptrtoint i8* %3 to i64
%14 = bitcast %"class.std::__1::vector"* %V to i64*
%15 = getelementptr inbounds %"class.std::__1::vector",
... %"class.std::__1::vector"* %V, i64 0, i32 0, i32 0
%16 = load i8**, i8*** %15, align 8, !tbaa !2
store i64 %2, i64* %14, align 8, !tbaa !2
%17 = getelementptr inbounds %"class.std::__1::vector",
... %"class.std::__1::vector"* %V, i64 0, i32 0, i32 1
%18 = bitcast i8*** %17 to i64*
store i64 %9, i64* %18, align 8, !tbaa !2
%19 = getelementptr inbounds %"class.std::__1::vector",
... %"class.std::__1::vector"* %V, i64 0, i32 0, i32 2, i32 0, i32 0
%20 = bitcast i8*** %19 to i64*
store i64 %13, i64* %20, align 8, !tbaa !2
%21 = icmp eq i8** %16, null
br i1 %21, label %_ZNSt3__16vectorIPcNS_9allocatorIS1_EEED1Ev.exit, label
... %_ZNSt3__113__vector_baseIPcNS_9allocatorIS1_EEE5clearEv.exit.i.i.i

```

| | |
|---|---|
| T | F |
|---|---|

```

_ZNSt3__113__vector_baseIPcNS_9allocatorIS1_EEE5clearEv.exit.i.i.i:
%22 = bitcast i8** %16 to i8*
tail call void @_ZdlPv(i8* %22) #3
br label %_ZNSt3__16vectorIPcNS_9allocatorIS1_EEED1Ev.exit

```

```

_ZNSt3__16vectorIPcNS_9allocatorIS1_EEED1Ev.exit:
ret void

```

CFG for '_Z5blargRNSt3__16vectorIPcNS_9allocatorIS1_EEEE' function