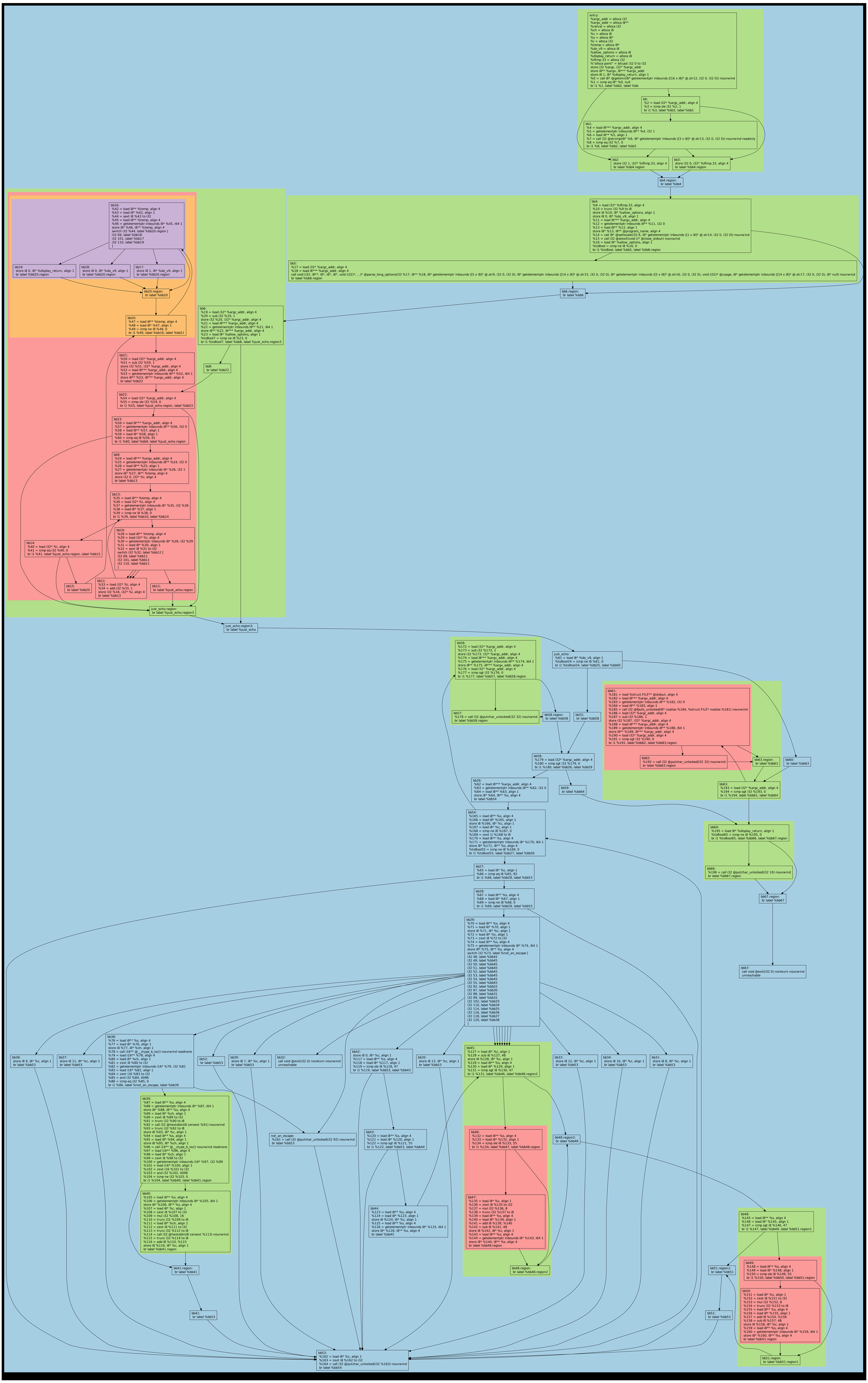
entry:
%argc_addr = alloca i32
%argv_addr = alloca i8**
%retval = alloca i32
%ch = alloca i8
%c = alloca i8
%s = alloca i8*
%i = alloca i32
%temp = alloca i8*
%do_v9 = alloca i8
%allow_options = alloca i8
%display_return = alloca i8
%iftmp.33 = alloca i32
%"alloca point" = bitcast i32 0 to i32
store i32 %argc, i32* %argc_addr
store i8** %argv, i8*** %argv_addr
store i8 1, i8* %display_return, align 1
%0 = call i8* @getenv(i8* getelementptr inbounds ([16 x i8]* @.str12, i32 0, i32 0)) nounwind
%1 = icmp eq i8* %0, null
br i1 %1, label %bb2, label %bb
bb:
%2 = load i32* %argc_addr, align 4
%3 = icmp sle i32 %2, 1
br i1 %3, label %bb3, label %bb1
bb1:
%4 = load i8*** %argv_addr, align 4
%5 = getelementptr inbounds i8** %4, i32 1
%6 = load i8** %5, align 1
%7 = call i32 @strcmp(i8* %6, i8* getelementptr inbounds ([3 x i8]* @.str13, i32 0, i32 0)) nounwind readonly
%8 = icmp eq i32 %7, 0
br i1 %8, label %bb2, label %bb3
bb2:
store i32 1, i32* %iftmp.33, align 4
br label %bb4.region
bb3:
store i32 0, i32* %iftmp.33, align 4
br label %bb4.region
bb4.region:
br label %bb4
bb4:
%9 = load i32* %iftmp.33, align 4
%10 = trunc i32 %9 to i8
store i8 %10, i8* %allow_options, align 1
store i8 0, i8* %do_v9, align 1
%11 = load i8*** %argv_addr, align 4
%12 = getelementptr inbounds i8** %11, i32 0
%13 = load i8** %12, align 1
store i8* %13, i8** @program_name, align 4
%14 = call i8* @setlocale(i32 6, i8* getelementptr inbounds ([1 x i8]* @.str14, i32 0, i32 0)) nounwind
%15 = call i32 @atexit(void (* @close_stdout) nounwind
%16 = load i8* %allow_options, align 1
%toBool = icmp ne i8 %16, 0
br i1 %toBool, label %bb5, label %bb6.region
bb5:
%17 = load i32* %argc_addr, align 4
%18 = load i8*** %argv_addr, align 4
call void (i32, i8**, i8*, i8*, void (i32)*, ...)* @parse_long_options(i32 %17, i8** %18, i8* getelementptr inbounds ([5 x i8]* @.str9, i32 0, i32 0), i8* getelementptr inbounds ([14 x i8]* @.str15, i32 0, i32 0), i8* getelementptr inbounds ([5 x i8]* @.str16, i32 0, i32 0), void (i32)* @usage, i8* getelementptr inbounds ([14 x i8]* @.str17, i32 0, i32 0), i8* null) nounwind
br label %bb6.region
bb6.region:
br label %bb6
bb6:
%19 = load i32* %argc_addr, align 4
%20 = sub i32 %19, 1
store i32 %20, i32* %argc_addr, align 4
%21 = load i8*** %argv_addr, align 4
%22 = getelementptr inbounds i8** %21, i64 1
store i8** %22, i8*** %argv_addr, align 4
%23 = load i8* %allow_options, align 1
%toBool7 = icmp ne i8 %23, 0
br i1 %toBool7, label %bb8, label %just_echo.region3
bb8:
br label %bb22
bb16:
%42 = load i8** %temp, align 4
%43 = load i8* %42, align 1
%44 = sext i8 %43 to i32
%45 = load i8** %temp, align 4
%46 = getelementptr inbounds i8* %45, i64 1
store i8* %46, i8** %temp, align 4
switch i32 %44, label %bb20.region [
i32 69, label %bb18
i32 101, label %bb17
i32 110, label %bb19
]
bb19:
store i8 0, i8* %display_return, align 1
br label %bb20.region
bb18:
store i8 0, i8* %do_v9, align 1
br label %bb20.region
bb17:
store i8 1, i8* %do_v9, align 1
br label %bb20.region
bb20.region:
br label %bb20
bb20:
%47 = load i8** %temp, align 4
%48 = load i8* %47, align 1
%49 = icmp ne i8 %48, 0
br i1 %49, label %bb16, label %bb21
bb21:
%50 = load i32* %argc_addr, align 4
%51 = sub i32 %50, 1
store i32 %51, i32* %argc_addr, align 4
%52 = load i8*** %argv_addr, align 4
%53 = getelementptr inbounds i8** %52, i64 1
store i8** %53, i8*** %argv_addr, align 4
br label %bb22
bb22:
%54 = load i32* %argc_addr, align 4
%55 = icmp sle i32 %54, 0
br i1 %55, label %just_echo.region, label %bb23
bb23:
%56 = load i8*** %argv_addr, align 4
%57 = getelementptr inbounds i8** %56, i32 0
%58 = load i8** %57, align 1
%59 = load i8* %58, align 1
%60 = icmp eq i8 %59, 45
br i1 %60, label %bb9, label %just_echo.region
bb9:
%24 = load i8*** %argv_addr, align 4
%25 = getelementptr inbounds i8** %24, i32 0
%26 = load i8** %25, align 1
%27 = getelementptr inbounds i8* %26, i32 1
store i8* %27, i8** %temp, align 4
store i32 0, i32* %i, align 4
br label %bb13
bb13:
%35 = load i8** %temp, align 4
%36 = load i32* %i, align 4
%37 = getelementptr inbounds i8* %35, i32 %36
%38 = load i8* %37, align 1
%39 = icmp ne i8 %38, 0
br i1 %39, label %bb10, label %bb14
bb10:
%28 = load i8** %temp, align 4
%29 = load i32* %i, align 4
%30 = getelementptr inbounds i8* %28, i32 %29
%31 = load i8* %30, align 1
%32 = sext i8 %31 to i32
switch i32 %32, label %bb12 [
i32 69, label %bb11
i32 101, label %bb11
i32 110, label %bb11
]
bb14:
%40 = load i32* %i, align 4
%41 = icmp eq i32 %40, 0
br i1 %41, label %just_echo.region, label %bb15
bb15:
br label %bb20
bb11:
%33 = load i32* %i, align 4
%34 = add i32 %33, 1
store i32 %34, i32* %i, align 4
br label %bb13
bb12:
br label %just_echo.region
just_echo.region:
br label %just_echo.region3
just_echo.region3:
br label %just_echo
just_echo:
%61 = load i8* %do_v9, align 1
%toBool24 = icmp ne i8 %61, 0
br i1 %toBool24, label %bb25, label %bb60
bb56:
%172 = load i32* %argc_addr, align 4
%173 = sub i32 %172, 1
store i32 %173, i32* %argc_addr, align 4
%174 = load i8*** %argv_addr, align 4
%175 = getelementptr inbounds i8** %174, i64 1
store i8** %175, i8*** %argv_addr, align 4
%176 = load i32* %argc_addr, align 4
%177 = icmp sgt i32 %176, 0
br i1 %177, label %bb57, label %bb58.region
bb57:
%178 = call i32 @putchar_unlocked(i32 32) nounwind
br label %bb58.region
bb58.region:
br label %bb58
bb25:
br label %bb58
bb61:
%181 = load %struct.FILE** @stdout, align 4
%182 = load i8*** %argv_addr, align 4
%183 = getelementptr inbounds i8** %182, i32 0
%184 = load i8** %183, align 1
%185 = call i32 @fputs_unlocked(i8* noalias %184, %struct.FILE* noalias %181) nounwind
%186 = load i32* %argc_addr, align 4
%187 = sub i32 %186, 1
store i32 %187, i32* %argc_addr, align 4
%188 = load i8*** %argv_addr, align 4
%189 = getelementptr inbounds i8** %188, i64 1
store i8** %189, i8*** %argv_addr, align 4
%190 = load i32* %argc_addr, align 4
%191 = icmp sgt i32 %190, 0
br i1 %191, label %bb62, label %bb63.region
bb62:
%192 = call i32 @putchar_unlocked(i32 32) nounwind
br label %bb63.region
bb63.region:
br label %bb63
bb60:
br label %bb63
bb63:
%193 = load i32* %argc_addr, align 4
%194 = icmp sgt i32 %193, 0
br i1 %194, label %bb61, label %bb64
bb58:
%179 = load i32* %argc_addr, align 4
%180 = icmp sgt i32 %179, 0
br i1 %180, label %bb26, label %bb59
bb26:
%62 = load i8*** %argv_addr, align 4
%63 = getelementptr inbounds i8** %62, i32 0
%64 = load i8** %63, align 1
store i8* %64, i8** %s, align 4
br label %bb54
bb59:
br label %bb64
bb64:
%195 = load i8* %display_return, align 1
%toBool65 = icmp ne i8 %195, 0
br i1 %toBool65, label %bb66, label %bb67.region
bb66:
%196 = call i32 @putchar_unlocked(i32 10) nounwind
br label %bb67.region
bb67.region:
br label %bb67
bb67:
call void @exit(i32 0) noreturn nounwind
unreachable
bb54:
%165 = load i8** %s, align 4
%166 = load i8* %165, align 1
store i8 %166, i8* %c, align 1
%167 = load i8* %c, align 1
%168 = icmp ne i8 %167, 0
%169 = zext i1 %168 to i8
%170 = load i8** %s, align 4
%171 = getelementptr inbounds i8* %170, i64 1
store i8* %171, i8** %s, align 4
%toBool55 = icmp ne i8 %169, 0
br i1 %toBool55, label %bb27, label %bb56
bb27:
%65 = load i8* %c, align 1
%66 = icmp eq i8 %65, 92
br i1 %66, label %bb28, label %bb53
bb28:
%67 = load i8** %s, align 4
%68 = load i8* %67, align 1
%69 = icmp ne i8 %68, 0
br i1 %69, label %bb29, label %bb53
bb29:
%70 = load i8** %s, align 4
%71 = load i8* %70, align 1
store i8 %71, i8* %c, align 1
%72 = load i8* %c, align 1
%73 = zext i8 %72 to i32
%74 = load i8** %s, align 4
%75 = getelementptr inbounds i8* %74, i64 1
store i8* %75, i8** %s, align 4
switch i32 %73, label %not_an_escape [
i32 48, label %bb42
i32 49, label %bb45
i32 50, label %bb45
i32 51, label %bb45
i32 52, label %bb45
i32 53, label %bb45
i32 54, label %bb45
i32 55, label %bb45
i32 92, label %bb52
i32 97, label %bb30
i32 98, label %bb31
i32 99, label %bb32
i32 102, label %bb33
i32 110, label %bb34
i32 114, label %bb35
i32 116, label %bb36
i32 118, label %bb37
i32 120, label %bb38
]
bb36:
store i8 9, i8* %c, align 1
br label %bb53
bb37:
store i8 11, i8* %c, align 1
br label %bb53
bb38:
%76 = load i8** %s, align 4
%77 = load i8* %76, align 1
store i8 %77, i8* %ch, align 1
%78 = call i16** @__ctype_b_loc() nounwind readnone
%79 = load i16** %78, align 4
%80 = load i8* %ch, align 1
%81 = zext i8 %80 to i32
%82 = getelementptr inbounds i16* %79, i32 %81
%83 = load i16* %82, align 1
%84 = zext i16 %83 to i32
%85 = and i32 %84, 4096
%86 = icmp eq i32 %85, 0
br i1 %86, label %not_an_escape, label %bb39
bb52:
br label %bb53
bb30:
store i8 7, i8* %c, align 1
br label %bb53
bb32:
call void @exit(i32 0) noreturn nounwind
unreachable
bb42:
store i8 0, i8* %c, align 1
%117 = load i8** %s, align 4
%118 = load i8* %117, align 1
%119 = icmp sle i8 %118, 47
br i1 %119, label %bb53, label %bb43
bb35:
store i8 13, i8* %c, align 1
br label %bb53
bb45:
%127 = load i8* %c, align 1
%128 = sub i8 %127, 48
store i8 %128, i8* %c, align 1
%129 = load i8** %s, align 4
%130 = load i8* %129, align 1
%131 = icmp sgt i8 %130, 47
br i1 %131, label %bb46, label %bb48.region2
bb33:
store i8 12, i8* %c, align 1
br label %bb53
bb34:
store i8 10, i8* %c, align 1
br label %bb53
bb31:
store i8 8, i8* %c, align 1
br label %bb53
bb39:
%87 = load i8** %s, align 4
%88 = getelementptr inbounds i8* %87, i64 1
store i8* %88, i8** %s, align 4
%89 = load i8* %ch, align 1
%90 = zext i8 %89 to i32
%91 = trunc i32 %90 to i8
%92 = call i32 @hextobin(i8 zeroext %91) nounwind
%93 = trunc i32 %92 to i8
store i8 %93, i8* %c, align 1
%94 = load i8** %s, align 4
%95 = load i8* %94, align 1
store i8 %95, i8* %ch, align 1
%96 = call i16** @__ctype_b_loc() nounwind readnone
%97 = load i16** %96, align 4
%98 = load i8* %ch, align 1
%99 = zext i8 %98 to i32
%100 = getelementptr inbounds i16* %97, i32 %99
%101 = load i16* %100, align 1
%102 = zext i16 %101 to i32
%103 = and i32 %102, 4096
%104 = icmp ne i32 %103, 0
br i1 %104, label %bb40, label %bb41.region
bb40:
%105 = load i8** %s, align 4
%106 = getelementptr inbounds i8* %105, i64 1
store i8* %106, i8** %s, align 4
%107 = load i8* %c, align 1
%108 = zext i8 %107 to i32
%109 = mul i32 %108, 16
%110 = trunc i32 %109 to i8
%111 = load i8* %ch, align 1
%112 = zext i8 %111 to i32
%113 = trunc i32 %112 to i8
%114 = call i32 @hextobin(i8 zeroext %113) nounwind
%115 = trunc i32 %114 to i8
%116 = add i8 %110, %115
store i8 %116, i8* %c, align 1
br label %bb41.region
bb41.region:
br label %bb41
bb41:
br label %bb53
not_an_escape:
%161 = call i32 @putchar_unlocked(i32 92) nounwind
br label %bb53
bb43:
%120 = load i8** %s, align 4
%121 = load i8* %120, align 1
%122 = icmp sgt i8 %121, 55
br i1 %122, label %bb53, label %bb44
bb44:
%123 = load i8** %s, align 4
%124 = load i8* %123, align 1
store i8 %124, i8* %c, align 1
%125 = load i8** %s, align 4
%126 = getelementptr inbounds i8* %125, i64 1
br label %bb45
bb46:
%132 = load i8** %s, align 4
%133 = load i8* %132, align 1
%134 = icmp sle i8 %133, 55
br i1 %134, label %bb47, label %bb48.region
bb47:
%135 = load i8* %c, align 1
%136 = zext i8 %135 to i32
%137 = mul i32 %136, 8
%138 = trunc i32 %137 to i8
%139 = load i8** %s, align 4
%140 = load i8* %139, align 1
%141 = add i8 %138, %140
%142 = sub i8 %141, 48
store i8 %142, i8* %c, align 1
%143 = load i8** %s, align 4
%144 = getelementptr inbounds i8* %143, i64 1
store i8* %144, i8** %s, align 4
br label %bb48.region
bb48.region:
br label %bb48.region2
bb48.region2:
br label %bb48
bb48:
%145 = load i8** %s, align 4
%146 = load i8* %145, align 1
%147 = icmp sgt i8 %146, 47
br i1 %147, label %bb49, label %bb51.region1
bb49:
%148 = load i8** %s, align 4
%149 = load i8* %148, align 1
%150 = icmp sle i8 %149, 55
br i1 %150, label %bb50, label %bb51.region
bb50:
%151 = load i8* %c, align 1
%152 = zext i8 %151 to i32
%153 = mul i32 %152, 8
%154 = trunc i32 %153 to i8
%155 = load i8** %s, align 4
%156 = load i8* %155, align 1
%157 = add i8 %154, %156
%158 = sub i8 %157, 48
store i8 %158, i8* %c, align 1
%159 = load i8** %s, align 4
%160 = getelementptr inbounds i8* %159, i64 1
store i8* %160, i8** %s, align 4
br label %bb51.region
bb51.region1:
br label %bb51
bb51:
br label %bb53
bb51.region:
br label %bb51.region1
bb53:
%162 = load i8* %c, align 1
%163 = zext i8 %162 to i32
%164 = call i32 @putchar_unlocked(i32 %163) nounwind
br label %bb54